T	TOTAL STREET	4		-	3		2	1
1								
D								
1								
$\exists$								
								2 Per 10
				ANA	LOGRE	CHNER DO	80	
C	LEISTUNGSSPEZIFIKATION							
				LEI	LSTUNG	SSPEZIF.	LKA'I'1ON	
В								
<sup>p</sup>								
1								
1								
A			9					
							Ť	•
1								
					-			
DIE			GENIESS			CHT   FEST	IGKEIT GEPR.	VERTEILER
	טאט	BESTER	EN GESET. IENDEN SO	CHUTZ	DAFUR	c 11		
FRE	IGABE							
								DATUM
	THE SHALL SHALL							
-		-		T				
				ZUL. A	BW.	OBERFL	MARSTAB	GEWICHT
-	-						WERKSTOFF	and the second s
				1			100	0 6
				19 75		NAME	DO 80	
-	BEARB 13.7. Sa. DO 80  GEPR 14.7. Se. Analogrechne							
				NORM	14.7.	76	Analogrechner	
				PRS			5	11 mg/ - 12
J. Cressin D.				DO	RNIER-	SYSTEM	Control Designation Control	BLATT
AND	ÄND.			FRIEDRICHSHAFEN			LS E910 000.00.0	7 BL
ZUST		TAG	NAME	URSPE			ERS F.:	ERS D.

Walter Ruch Konstant - N7 100



TECHNISCHE DATEN
Juni 1975

# ANALOGRECHNER DORNIER 80

#### Allgemeines

Abmessungen: Normalausführung B 445mm H 234mm T 280mm
Im 19" Einschubgehäuse B 485mm H 220mm T 280mm
Gewicht bei Vollausbau ca. 12 kg
Netzspannung 220V/50Hz
Leistungsaufnahme ca. 100 VA

### Referenzversorgung

Referenzspannung ± 10V
Ausgangsstrom ± 35mA
Stabilität über 90 Tage ± 0,1%
Überlastanzeige ja
Kurzschluß- und gegenspannungsfest ja

### 3. Anzeigeinstrumente

#### 3.1 Analogvoltmeter

Bereiche über Schalter und Meß-  $\pm 150 mV$ ;  $\pm 1,5V$ ;  $\pm 15V$  verstärker einstellbar Eingangswiderstand ca. 2 M $\Omega$  Genauigkeitsklasse 2,5



3.2 Digitalvoltmeter

Polarität

Bereiche fest einstellbar

Auflösung

Genauigkeit

Eingangswiderstand

4stellig plus Polarität

automatisch

9,999V 99,99V

1 bit

0,01% FS + 0,02% R

ca. 20 MΩ

4. Steuerung

4.1 Betriebsarten

Anfangsbedingung, Rechnen
Halt, 1xRechnen, Repetierend
Rechnen, Rechnen mit Halt,
Faktorumschaltung x10

4.2 Steuermöglichkeiten

Repetierzeitgeber, Handschalter, Logikeinschübe, Fernbedienungsanschlüsse

4.3 Repetierzeitgeber

Über Wahlschalter und Zehngang-Präzisionspotentiometer stufenlos

einstellbar

Pausenzeit

Rechenzeit

Haltzeit fest eingestellt

AB 10ms - 100s

DR 10ms - 110s

HT 2,5 ms



### 5. Rechenelemente

#### 5.1 Summierer

Ausgangsspannung ± 10,5 V min Ausgangsstrom bei ±10V Ausgangssp. ± 5mA min

Bandbreite bei 10V sinewet

(100k/100k) > 50KHz, typ 80 KHz

Anstieggeschwindigkeit >  $3V/\mu s$  Übersteuerungserholzeit 20  $\mu s$ 

Genauigkeit der Beschaltungswid. ± 0,1%

Dauerkurzschluß- und gegen-

spannungsfest ja

Übersteuerungsanzeige ja

#### 5.2 Integrierer

Kondensatoren  $1\mu F$ ;  $0,1\mu F$ ;  $0,01\mu F$ 

Genauigkeit ± 0,1%

Drift in Halt (1 $\mu$ F Kond.) <  $80\mu$ V/s, typ  $50\mu$ V/s

Umschaltzeit d. Betriebsarten typ 0,5 ms

Übersteuerungsanzeige ja

#### 5.3 Potentiometer

Art Zehngang Draht, mit Skala

Widerstand 10 k
Auflösung ± 0,02%

Kurzschluß- u. gegenspannungsfest ja

#### 5.4 Komparator

Eingangswiderstand 10 k

Ausgangspegel TTL

Ausgangsstrom 5 mA

zusätzlich Relaiswechselkontaktausgang, der auch frei ansteuer-

bar ist 110 VDC; 1A

Empfindlichkeit < 10 mV

Schaltzeit 20 µs

Optische Anzeige ja

#### 5.5 Begrenzer

Max. Anschlag ± 11V

Min. Anschlag O V

Reststeigung < 20 mV/V

stetig einstellbar ja

#### 5.6 Multiplizierer

Typ 1 Statischer Fehler < ± 1% FS

Typ 2 Statischer Fehler < ± 0,5% FS

Eingangswiderstand x-Eingang 10  $M\Omega$ 

y-Eingang 12,5 KΩ

z-Eingang 36 K $\Omega$ 

Bandbreite bei x = 10V > 500 KHz

y = 10V sinewet

Ausgangsstrom ± 5 mA

Kurzschluß- u. gegenspannungsfest ja

Übersteuerungsanzeige ja

### 5.7 VDFG

Eingangsspannung + 10V... - 10V

Ausgangsspannung + 10V... - 10V

Ausgangsstrom ± 5mA Stützstellensteigung > 9V/V

Bandbreite bei U<sub>A</sub> = 10V sin•w•t > 8 KHz

Knickpunkt fest

Knickpunktverteilung VDFG1 10;±1V,±3V,±5V,±7V,±9V

VDFG2 8; ±2V, ±4V, ±6V, ±8V

Parallelschalten beider Knickpunkte überlappbar

VDFG's möglich ja

Übersteuerungsanzeige ja

# 5.8 Netzwerk für invertierte Signum funktion bzw. tote Zone

funktion bzw. tote Zone

Eingangsspannungsbereich + 10... - 10V

Ausgangsspannungsbereich + 10... - 10V



#### 6. Logikkomponenten

#### Allgemeines

TTL Pegel Lastfaktor (Fan out) 10 Kurzschluß- und gegenspannungsfest

#### 6.1 Logische Verknüpfungsglieder

AND/NAND Art Eingänge 2, erweiterbar Ausgänge 2. invertiert und nicht invertiert

#### 6.2 Flipflops

Art R-S-FF Eingänge 3; Set, Reset, Takt Ausgänge 2; invertiert, nicht invertiert Steuerung durch Rechnerbetriebsarten steckbar Optische Zustandsanzeige ja

#### 6.3 Monoflop

Art monostabil Eingänge 2; Takt und Bereichserweiterung Ausgänge Steuerung durch Rechnerbetriebsarten steckbar Einstellbereich kontinuierlich 10µs - 1ms Einstellbereich mit Zusatzkondensator bis 5s

 $0.2\mu s/nF$ 

#### 6.4 Taktgeber

Erholzeit

Max. Fehler

Art 10 KHz integriert Eingang für Start-Stop-Betrieb 1Hz; 1OHz, 10OHz, 1KHz um Faktor 10 erhöhbar Ausgänge Steuerung durch Rechnerbetriebsarten steckbar ± 18



#### 6.5 BCD-Zähler

Art 4-Bit vorwärts

Erweiterbar beliebig

Eingänge 2; Takt▶; Reset>

Ausgänge 4; Wertigkeit 1,2,4,8

Steuerung durch Rechner-

betriebsarten steckbar

Optische Anzeige ja

#### 7. Handschalter

Anzahl (bei Vollausbau) 4

Ausgangspegel TTL

Ausgangsstrom 5mA

zusätzlich Relaiswechsel-

kontaktausgang, der auch frei

ansteuerbar ist 110 VDC, 1A

Optische Anzeige ja

## 8. Externe Verbindungsleitungen

Anzahl (bei Vollausbau) 8

Technische Daten bei + 25°C Raumtemperatur und nach 10 min. Anwärmzeit

Prozentangaben in FS auf 10V Referenzspannung bezogen Änderungen vorbehalten